

| | | | | |
|---|--|-------------------|-------------------|--------------|
| Óbudai Egyetem Alba Regia Műszaki Kar | | | | |
| Tantárgy neve és kódja: Önálló projekt II. AMIHP21VLD Kreditérték: 4 Nappali tagozat 2017/2018. tanév 2. félév | | | | |
| Szakok melyeken a tárgyat oktatják: villamosmérnök | | | | |
| Tantárgyfelelős oktató: | | Oktatók: | Beszédes Bertalan | |
| Előtanulmányi feltételek: (kóddal) | Elektronika II, Digitális technika II | | | |
| Heti óraszámok: | Előadás: 0 | Tantermi gyak.: 0 | Laborgyakorlat: 3 | Konzultáció: |
| Számonkérés módja (s,v,f): | vizsga | | | |
| A tananyag | | | | |
| <i>Oktatási cél:</i> A hallgatók ismerjék meg a terminológiához kapcsolódó hardver-, firmware-, szoftver architektúrákat, megoldásokat, rendszer kialakítási elveket, a részegységek közötti kommunikáció lehetőségeit. Ismerjék meg a most használatos legelterjedtebb hw/sw fejlesztői környezetek egyikét. | | | | |
| <i>Tematika:</i> | | | | |
| Témakör: | | | Hét | Óra |
| Beadandó feladat kiadása | | | 1. | 3 |
| Beadandó feladat teljesítésének nyomon követése | | | 2. | 3 |
| Beadandó feladat ellenőrzése | | | 3. | 3 |
| Jegyzőkönyv leadása | | | 4. | 3 |
| Félévközi követelmények | | | | |
| A vizsga írásbeli és szóbeli részből áll. | | | | |
| Pótlás | | | | |
| A vizsgaidőszak első két hetében kiírt alkalomkor történhet a pótlás. | | | | |
| Irodalom: | | | | |
| Kötelező: | | | | |
| Lewin A.R.W. Edwards: Embedded System Design on a Sfoestring (Newnes) | | | | |
| A.N. Sloss, D.Symes, C. Wright: ARM System Development Guide (Morgan Kaufmann) | | | | |
| | | | | |
| | | | | |